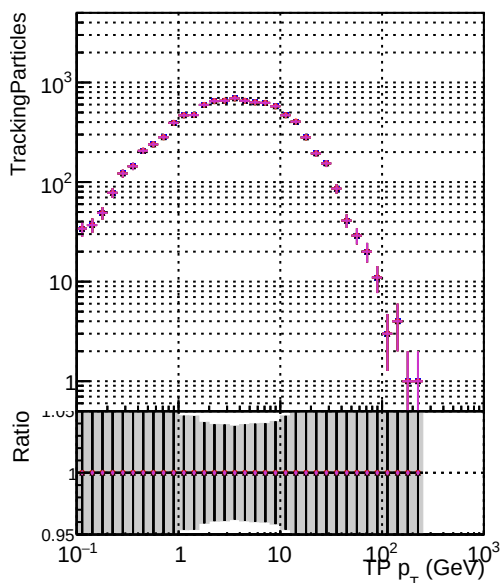
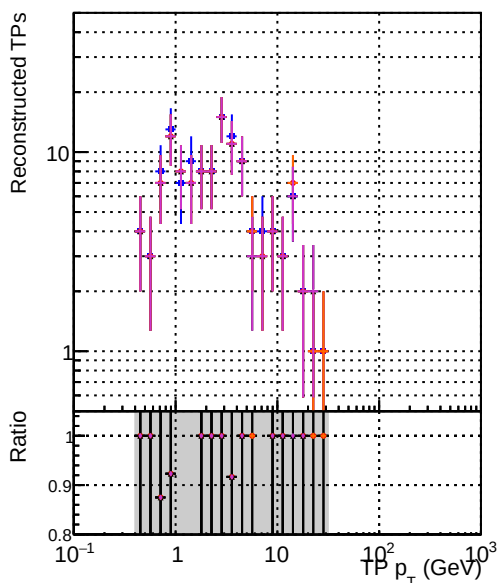


**N of simulated tracks vs pT**



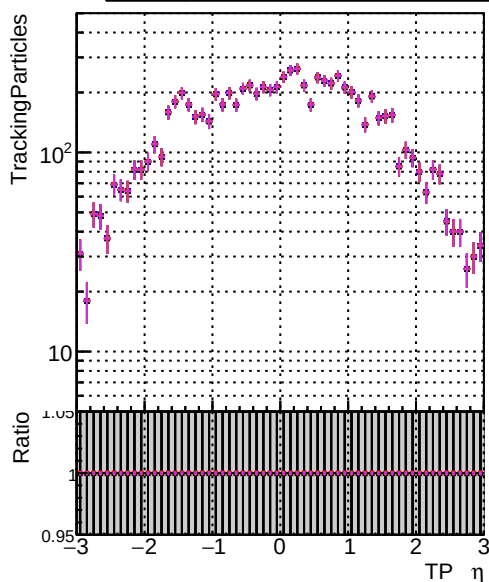
N of associated tracks (simToReco) vs pT



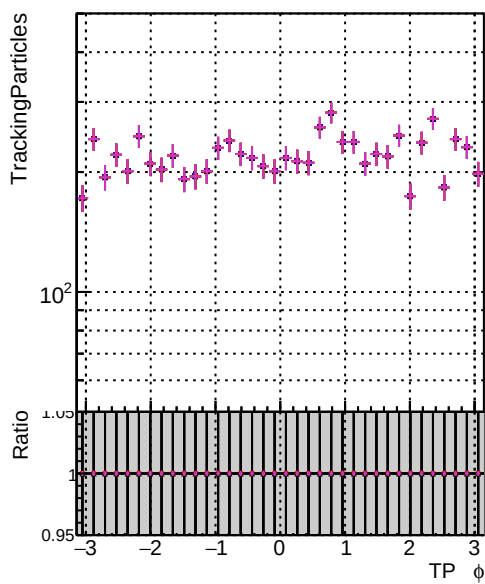
N of sim

- DOM CKF-test 1000evt
- DOM CKFFit-test 1000evt
- DOM mkFitREFit-test 1000evt
- DOM NANTESTCKF 1000evt
- DOM NANTEST 1000evt

| N of sim | DOM   | mkFitREFit-<br>DOM | NANTESTCH<br>DOM | NANTEST_1<br>DOM |
|----------|-------|--------------------|------------------|------------------|
| 100      | 0.000 | 0.000              | 0.000            | 0.000            |
| 200      | 0.000 | 0.000              | 0.000            | 0.000            |
| 300      | 0.000 | 0.000              | 0.000            | 0.000            |
| 400      | 0.000 | 0.000              | 0.000            | 0.000            |
| 500      | 0.000 | 0.000              | 0.000            | 0.000            |
| 600      | 0.000 | 0.000              | 0.000            | 0.000            |
| 700      | 0.000 | 0.000              | 0.000            | 0.000            |
| 800      | 0.000 | 0.000              | 0.000            | 0.000            |
| 900      | 0.000 | 0.000              | 0.000            | 0.000            |
| 1000     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1100     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1200     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1300     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1400     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1500     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1600     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1700     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1800     | 0.000 | 0.000              | 0.000            | 0.000            |
| 1900     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2000     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2100     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2200     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2300     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2400     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2500     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2600     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2700     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2800     | 0.000 | 0.000              | 0.000            | 0.000            |
| 2900     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3000     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3100     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3200     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3300     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3400     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3500     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3600     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3700     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3800     | 0.000 | 0.000              | 0.000            | 0.000            |
| 3900     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4000     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4100     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4200     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4300     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4400     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4500     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4600     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4700     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4800     | 0.000 | 0.000              | 0.000            | 0.000            |
| 4900     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5000     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5100     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5200     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5300     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5400     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5500     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5600     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5700     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5800     | 0.000 | 0.000              | 0.000            | 0.000            |
| 5900     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6000     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6100     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6200     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6300     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6400     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6500     | 0.000 | 0.000              | 0.000            | 0.000            |
| 6600     | 0.000 | 0.000              | 0.000            | 0.000            |



### N of simulated tracks vs phi



N of associated tracks (simToReco) vs phi

